전자, 전기, 반도체 전문 교육기관

2022년

나인플러스 아카데미

연수일정안내

서울 교육장
서울시 금천구 디지털로121 에이스가산타워 203/204호
TEL: 02-3016-7926 / 02-6123-3348
e-mail : tomas@npit.co.kr

부산 교육장
부산시 해운대구 센텀중앙로78 센텀그린타워1506호
TEL : 051-758-4841 FAX : 051-758-4866
e-mail : sojung@npit.co.kr

Homepage : http://www.npacademy.co.kr
http://openhardware.co.kr/

2022 전체 교육 일정

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

서울

분류	교육명	구분	교육 인원	수강료 재직자	수강료 학생	교육 일수	교육 시간	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
정기	Full Custom IC Designer	기초	15	450,000	300,000	3	18			28~30			7~9			5~7			5~7
	AWR - RF Design	기초	15	300,000	200,000	2	12		15~16			10~11			9~10			29~30	
	PSpice 를 이용한 회로설계	기초	15	300000	200000	2	12		17~18	17~18	14~15	19~20	16~17	14~15	18~19	19~20	5~6	17~18	15~16
	OrCAD / Allegro 를 이용한 PCB 회로 설계	기초	15	450,000	300,000	3	18		14~16	14~16	11~13	16~18	13~15	11~13	22~24	14~16	12~14	14~16	12~14
		중급	15	300,000	200,000	2	12				18~19						18~19		
	Allegro / OrCAD PCB SKILL 교육	실무	15	450,000	300,000	3	18			21~23				18~20				21~23	
	APD (Allegro Package Designer)	기초	15	300,000	200,000	2	12				21~22							10~11	
	Allegro System Capture	기초	15	150,000	100,000	1	6						10					9	
	Allegro DE-HDL	기초	15	300,000	200,000	2	12					26~27					20~21		
	Sigrity 를 이용한 PCB SI/PI	기초	15	450,000	300,000	3	18		23~25				22~24			21~23			19~21
	Clarity를 이용한 3D 해석 교육	기초	15	150,000	100,000	1	6			25				22			7		
연수 프로그램	교원 연수 (전문계 고등학교)	기초	15	무료	무료	5	30	17~21	일정 추후 공지										
	교원 연수 (폴리텍 대학)	기초	15	무료	무료	5	30	일정 추후 공지											
특강	Full Custom IC Designer	실무	15	900,000	500,000	10	60	15 ~	~13(주말)	일정 추후 공지									
	AWR - VSS	실무	15	300,000	200,000	2	12		17~18	일정 추후 공지									
	Verilog 를 이용한 FPGA 설계	실무	15	450,000	300,000	3	18	일정 추후 공지											
	VDHL 을 이용한 FPGA 설계	실무	15	450,000	300,000	3	18	일정 추후 공지											
	Analog 회로 설계 실무 과정	실무	15	개별 공지 예정						23~25			20~24			14~16			
	전원 회로 설계 실무 과정	실무	15	450,000	300,000	3	18				6~8			6~8			12~14		
	EMI-EMC 대책설계 기본과 실무 응용 과정	실무	15	450,000	300,000	3	18					18~20			24~26			9~11	
	CADENCE Hardware 시스템 실무 과정	실무	15	900,000	500,000	10	60	10~21 24 ~	- ~ 9	일정 추후 공지									

부산

분류	교육명	구분	교육 인원	수강료 재직자	수강료 학생	교육 일수	교육시간	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
정기	PSpice 를 이용한 회로설계	기초	15	300000	200000	2	12			10~11		12~13		7~8		5~6			
	OrCAD / Allegro 를 이용한 PCB 회로 설계	기초	15	450,000	300,000	3	18				6~8		8~10		10~12			9~11	
특강	Full Custom IC Designer	실무	15	500,000	250,000	5	30		7~11	일정 추후 공지									
	전원 회로 설계 실무 과정	실무	15	450,000	300,000	3	18				13~15					21~23			
	EMI-EMC 대책설계 기본과 실무 응용 과정	실무	15	450,000	300,000	3	18	일정 추후 공지											

온라인

분류	교육명	구분	교육 인원	수강료 재직자	수강료 학생	교육 일수	교육시간	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
정기	온라인 PSpice 회로 설계 입문	기초	15	30,000	30,000	3	6	일정 추후 공지											
	온라인 PCB 설계 입문	기초	15	30,000	30,000	2	6		21~22	28~29	25~26	30~31	27~28	25~26	29~30	26~27	24~25	28~29	

교육안내

[Full Custom IC]

교육 문의하기

서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

Full Custom IC Designer 기초, 실무

기초과정

과목명

Full Custom IC Designer 기초 과정

교육기간

3일 총 18시간

교육비용

[학생/대학원생] 1인 30만원
[일반/재직자] 1인 45만원

교육목적

▷ Cadence IC 설계 Tool 기초 사용법 숙지
▷ 현업에서 실재로 사용하는Tool에 대한 경험 쌓을 수 있음 (Analog 설계는 현업에서 Cadence 툴을 사용)
▷ 반도체 공정에 대한 이해와 레이아웃설계를 바탕으로 향후 반도체 설계 심화하고 진로 구체적 탐색 가능

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울			28~30			7~9			5~7			5~7
부산		일정 추후	공지									

실무과정 (특강)

과목명

Full Custom IC Designer 실무 과정

교육기간

10일 총 60시간 (*강사일정 및 커리큘럼에 따라 조정 가능)

교육비용

[학생/대학원생] 1인 50만원
[일반/재직자] 1인 90만원
***커리큘럼과 강의 일정에 따라 조정 가능**

교육목적

▷ Cadence Tool을 이용하여 CMOS 집적회로를 설계한다.
▷ 현업에서 실재로 사용하는Tool에 대한 경험 쌓을 수 있음 (Analog 설계는 현업에서 Cadence 툴을 사용)
▷ 반도체 공정에 대한 이해와 레이아웃설계를 바탕으로 향후 반도체 설계 심화하고 진로 구체적 탐색 가능
▷ 석사 과정 신입생 경우 학부-석사간의 학습 격차를 줄여줌
▷ 구체적인 프로젝트(캡스톤)을 통하여 기업 입사 시 참고용으로 사용할 포트폴리오 작성 할 수 있음

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울	1/15~2/13 (주말)		일정 추후	공지								
부산		7~11	일정 추후	공지								

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[AWR]

AWR – RF Design 기초 과정

과목명

CADENCE ® AWR RF Design 기초 과정

교육기간

2일 총 12시간

교육비용

[학생/대학원생] 1인 20만원
[일반/재직자] 1인 30만원

교육목적

▷ 현업에서 필요로 하는 RF 대역 제품들의 설계 능력 배양
▷ RF에 대한 개념적 이해를 바탕으로 AWR을 이용한 설계 실습

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울		15~16			10~11			9~10			29~30	
부산		일정 추후 공지										

교육안내

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[Online – PCB / PSpice]

Online - Virtual Class PSpice 회로설계 입문

과목명

Online PSpice 입문

교육기간

2일 총 6시간

교육비용

[학생/대학원생] 1인 3만원
[일반/재직자] 1인 3만원

교육목적

▷회로설계기초와 PSpice의 환경 설정
▷ PSpice의 해석 종류 및 해석의 type에 따른 시뮬레이션 설정 방법
▷ PSpice의 에러 해결 방법/기초입문으로 접근성 향상과정

► 웹브라우저 접속을 통해 S/W 라이선스 사용 가능
*라이선스 보유하지 않아도 실습 가능합니다.

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
온라인		일정 추후	공지									

Online - Virtual Class PCB 설계 입문

과목명

Online PCB 설계 입문

교육기간

2일 총 6시간

교육비용

[학생/대학원생] 1인 3만원
[일반/재직자] 1인 3만원

교육목적

▷회로설계기초와 PCB 설계기초
▷ 초보자를 위한 회로설계방법과 PCB Artwork 기본 실습능력 배양

► 웹브라우저 접속을 통해 S/W 라이선스 사용 가능
*라이선스 보유하지 않아도 실습 가능합니다.

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
온라인		21~22	28~29	25~26	30~31	27~28	25~26	29~30	26~27	24~25	28~29	

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[PSpice]

PSpice 를 이용한 회로설계 - 기초

과목명

PSpice 를 이용한 회로 해석과 설계

교육기간

2일 총 12시간

교육비용

[학생/대학원생] 1인 20만원
[일반/재직자] 1인 30만원

교육목적

▷ PSpice의 기본 환경
▷ PSpice의 해석의 종류 및 해석타입에 따른 시뮬레이션 설정방법
▷ 파라미터와 부품의 오차를 이용한 시뮬레이션 해석
▷ PSpice Model 생성 및 시뮬레이션 방법
▷ PSpice의 error 해결 방법

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울		17~18	17~18	14~15	19~20	16~17	14~15	18~19	19~20	5~6	17~18	15~16
부산			10~11		12~13		7~8		5~6			

교육안내

[PCB]

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

OrCAD / Allegro 를 이용한 PCB 회로 설계 – 기초/중급

기초과정

과목명

OrCAD/Allegro PCB 설계–초중급 과정

교육기간

3일 총 18시간

교육비용

[학생/대학원생] 1인 30만원
[일반/재직자] 1인 45만원

교육목적

▷Capture Schematic 설계
▷Capture Part Symbol 생성/수정
▷PCB Footprint 생성 (Wizard 이용, 직접 생성)
▷PCB Layout을 위한 환경 설정
▷PCB의 제한사항(Constraint Manager) 설정방법
▷Component 배치 및 Routing 방법
▷Copper 생성
▷Artwork Film 생성

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울		14~16	14~16	11~13	16~18	13~15	11~13	22~24	14~16	12~14	14~16	12~14
부산				6~8		8~10		10~12			9~11	

중급과정

과목명

OrCAD/Allegro PCB 설계–중급 과정

교육기간

2일 총 12시간

교육비용

[학생/대학원생] 1인 20만원
[일반/재직자] 1인 30만원

교육목적

▷PCB설계를 위한 환경설정
: 단축키, 라이브러리 경로, Skill 사용법 등
▷PCB Footprint 만들기
: 이형 라이브러리, Thermal PAD 라이브러리
3D Step 모델 설정
▷Constraint Manager 설정
: Capture와 PCB Editor에서 제약조건 동기화
: PCB 제조를 위한 Design Turn DFM 설정
▷실시간 라우팅 검사
: Vision Manager
: Analysis Workflow

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울				18~19						18~19		
부산		일정 추후	공지									

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[PCB-SKILL]

Allegro / OrCAD PCB SKILL 교육

과목명

Allegro / OrCAD PCB SKILL 언어 교육 과정

교육기간

3일 총 18시간

교육비용

[학생/대학원생] 1인 30만원
[일반/재직자] 1인 45만원

교육목적

▷Cadence Allegro SKILL 언어로 Allegro PCB 의 추가 기능 제작을 통한 툴 자동화 환경 구현 능력 고양
▷ SKILL Script 를 이용한 설계 데이터 접근 및 제어
▷ 단순 반복적인 설계의 생산성 향상을 위한 Macro 언어의 활성화

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울			21~23				18~20				21~23	

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[Allegro]

Allegro System Capture 17.4

Allegro System Capture

과목명

Allegro System Capture

교육기간

1일 총 6시간

교육비용

[학생/대학원생] 1인 10만원
[일반/재직자] 1인 15만원

교육목적

▷ Cadence Allegro System Capture를 통한 효율적인 시스템 로직 설계 전략 수립
▷ 기존 DE-HDL 및 OrCAD Capture Engineer 를 위한 설계 및 데이터 마이그레이션
▷ Cadence 의 로직 설계 프로그램 간 장단점 이해

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울						10					9	

Allegro DE-HDL

과목명

Allegro Front Flow (PCB Librarian + DE-HDL)

교육기간

2일 총 6시간

교육비용

[학생/대학원생] 1인 20만원
[일반/재직자] 1인 30만원

교육목적

▷ Cadence Allegro Project Manager를 통한 PCB 공정의 Front-To-Back Flow를 이해하고효과적인 Library Project 및 Board Design Project 수립
▷ PCB Librarian을 활용하여 체계적인 Library Project를 진행하여 효과적인 Golden Library 생성 및 관리
▷ Cadence Allegro Design Entry를 이용한 Frontend 로직 설계와 Front-To-Back Flow

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울					26~27					20~21		

교육안내

교육 문의하기

서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[Allegro Package Designer]

CADENCE APD (Allegro Package Designer) - 기초

과목명

CADENCE APD - 기초

교육기간

2일 총 12시간

교육비용

[학생/대학원생] 1인 20만원
[일반/재직자] 1인 30만원

교육목적

▷ IC Package Tool인 Cadence APD를 학습
▷ Cadence APD 전반적인 사용법

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울				21~22							10~11	

[SI/PI]

Sigrity 를 이용한 PCB SI/PI - 기초

과목명

Sigrity 를 이용한 PCB SI/PI 기초

교육기간

3일 총 18시간

교육비용

[학생/대학원생] 1인 30만원
[일반/재직자] 1인 45만원

교육목적

▷ 고속 디지털 시스템 설계 개론
▷ Signal Integrity 이론
▷ Sigrity Power SI, Speed2000을 활용한 해석 실습

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울		23~25				22~24			21~23			19~21

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[Clarity]

Clarity를 이용한 3D 해석 교육

과목명

Clarity를 이용한 3D 해석 교육

교육기간

1일 총 6시간

교육비용

[학생/대학원생] 1인 10만원
[일반/재직자] 1인 15만원

교육목적

▷ 복잡한 시스템 및 하위 시스템을 해석하기 위해서는 3D EM Simulation이 필요합니다. Clarity 3D Solver를 사용하면 5G 통신, 자동차, 항공 우주 및 방위 산업을 위한 시스템을 설계할 때 가장 복잡한 전자기 문제를 해결할 수 있습니다. 이번 과정에서는 여러 가지 예제를 통하여 전자기 문제를 해결하기 위한 Clarity 3D 사용 능력 개발에 교육의 목적이 있습니다.

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울			25				22			7		

교육안내

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[Verilog - FPGA]

Verilog 를 이용한 FPGA 설계

과목명

Verilog 를 이용한 FPGA 설계

교육기간

3일 총 18시간

교육비용

[학생/대학원생] 1인 30만원
[일반/재직자] 1인 45만원

교육목적

▷ Verilog 및 FPGA 설계 능력 배양

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울		일정 추후	공지									

[VDHL - FPGA]

VDHL 을 이용한 FPGA 설계

과목명

VDHL 을 이용한 FPGA 설계

교육기간

3일 총 18시간

교육비용

[학생/대학원생] 1인 30만원
[일반/재직자] 1인 45만원

교육목적

▷ VDHL 및 FPGA 설계 능력 배양

교육일정

지역	1월											
서울		일정 추후	공지									

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[Analog 회로설계]

Analog 회로 설계 실무 과정

과목명

CADENCE ® 아날로그 회로설계 기본, 실무 과정

교육기간

3일 총 18시간

교육비용

[학생/대학원생] 1인 30만원
[일반/재직자] 1인 45만원

교육목적

▷ Analog 회로설계 실무과정
R, L, C 부품의 고주파 영역에서 해석
다이오드 특징 해석
트랜지스터 / MOSFET 특징 해석
연산증폭기(OPAMP) 해석
발진회로 / 전원회로 해석
필터 회로 해석

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울			23~25			20~24			14~16			
부산		일정 추후 공지										

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[전원 회로설계]

전원 회로 설계 실무 과정

과목명

CADENCE ® 전원 회로설계 기본, 실무 과정

교육기간

3일 총 18시간

교육비용

[학생/대학원생] 1인 30만원
[일반/재직자] 1인 45만원

교육목적

▷ 전원회로 실무 설계 방법
▷ PSpice를 이용한 전원회로 해석
Regulator / LDO 해석
비절연 컨버터 / 절연 컨버터 해석
전원 회로의 EMI 대책 설계
전원 회로의 안전기준에 대한 대책 설계

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울				6~8			6~8			12~14		
부산				13~15					21~23			

교육 문의하기
서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[EMI-EMC]

EMI-EMC 대책설계 기본과 실무 응용 과정

과목명

CADENCE ® EMI-EMC 대책설계 실무과정

교육기간

3일 총 18시간

교육비용

[학생/대학원생] 1인 30만원
[일반/재직자] 1인 45만원

교육목적

▷ SI/PI/EMI 개념과 용어 이해
▷ EMI-EMC 대책설계 기본과 실무응용과정
▷ Component의 주파수 특성 해석
▷ 전원의 PDN 개념과 바이패스/디커플링 커패시터 특성 해석
▷ EMI 국제 표준 인증 절차에 대한 이해
▷ ESD 대책 및 국제 표준 인증 절차에 대한 이해

교육일정

지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울					18~20			24~26			9~11	
부산		일정 추후	공지									

교육안내

교육 문의하기

서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)
부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

[CADENCE HARDWARE 과정]

CADENCE Hardware 시스템 실무 과정

과목명

Cadence Hardware시스템 실무과정

교육기간

10일 총 60시간

교육비용

[학생/대학원생] 1인 50만원
[일반/재직자] 1인 90만원

교육목적

▷ 회로설계, H/W 설계 전문인력 양성으로 취업능력향상
▷ 우수 전문 인력 양성을 통한 기업의 회로설계전문가 수요에 부응
▷ 회로설계 분야의 안정적인 일자리 확보를 통한 청년실업문제 해소
▷ 산업체 실무능력을 기반으로 한 실무프로젝트응용실습으로 현장적응 능력 향상을 도모함

교육일정

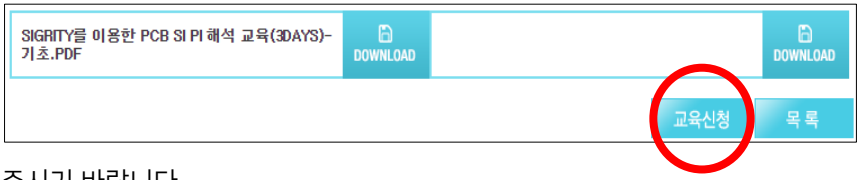
지역	1월	2월	3월	4월	5월	6월	7월	8월	9월	10월	11월	12월
서울	10~21 1/24~	~2/9		일정 추후	공지							
부산				일정 추후	공지							

교육 신청 및 접수 안내

Step 1	Step 2	Step 3	Step 4	Step 5	Step 6	Step 7
홈페이지 접속	가입 후 로그인	교육과정 선택	교육신청 혹은 수강신청	담당자 확인 및 안내	수강료 결제	신청완료

Step 1 *홈페이지 주소* : http://www.npacademy.co.kr/ 혹은 http://openhardware.co.kr/

Step 4 교육 과정 첫 페이지에서 수강신청 혹은 강의 상세 페이지에서 교육신청 아이콘을 클릭하면, 팝업창으로 나타나는 신청양식을 통해 교육/수강 신청 가능합니다.



단체/기업 회원의 경우: 교육 신청 단계에서 담당자의 인적 사항을 기재해주시기 바랍니다.
*교육 수강생 정보는 나인플러스 아카데미 담당자에게 별도로 제출하여 주시기 바랍니다. 모집 정원이 제한되어 있으므로 수강 신청 전 담당자와 사전 협의 필수.

* 이름	담당자명	* 학교명/회사명	기업/단체명
* 이메일	담당자 메일 주소	* 학과명/부서명	부서명
* 핸드폰	010 - 1234 - 5678	담당교수	

Step 5 수강생 모집은 선착순으로 진행됩니다. 모집 마감일 다음 날 수강생들에게 수강 확정 및 수강료 결제 안내를 도와드리며,
수강신청 하였으나 정원 초과되어 수강하지 못하게 된 인원에게도 별도로 안내 드립니다. 최적의 교육 효과를 위해 인원을 제한하는 점 양해 부탁드립니다.

Step 6 *결제 방식* 수강료 결제는 담당자의 안내를 받은 직후 부터 강의 시작일 이내에 완료하여 주시기 바랍니다.
결제는 **[계좌이체 / 현장 카드 결제]** 2가지 방법으로 가능합니다.
세금 계산서 기업체에서 수강료 결제를 진행하여 세금계산서가 필요한 경우, 담당자에게 요청하시면 안내 도와 드리겠습니다.
현금 영수증 요청 시 발급하여 드립니다.

교육생 유의 사항

- 교육 신청 마감일 이후 등록하신 E-mail 혹은 문자로 담당자의 안내를 받지 못한 경우, 담당자에게 유선으로 전화하여 확인 하여 주시기 바랍니다.
- 주차비는 지원되지 않습니다.
- 부산과 서울 교육장에서 각각 강의가 진행됩니다. 강의 신청 시 반드시 교육장 위치를 반드시 확인하여 주시기 바랍니다.
- 수강료는 담당자의 수강 확정 메일/문자 안내를 받은 직후 부터 강의 시작일 전날 안으로 결제하여 주시기 바랍니다.
- 교육 중 제공받는 교재는 나인플러스 아카데미의 지적 자산입니다. 무단 배포 시 법적인 처벌을 받을 수 있으니 유의하여 주시기 바랍니다.

담당자

서울 : 박지훈 대리 (02-6123-3348 / tomas@npit.co.kr)

부산 : 김소정 주임 (051-758-4841 / sojung@npit.co.kr)

시설 안내 (서울)

에이스 가산타워

203호 교육장 (실습 장비 구비)

204호 교육장

공동 휴게실

203호 정문

204호 정문

찾아 오시는 길 및 연락처

서울 교육장

서울시 금천구 디지털로121 에이스가산타워 203/204호
TEL: 02-3016-7926 / 02-6123-3348
e-mail : tomas@npit.co.kr

가산디지털단지역 7호선 5번 출구로 부터 약 600m

부산 교육장

부산시 해운대구 센텀중앙로78 센텀그린타워1506호
TEL : 051-758-4841 FAX : 051-758-4866
e-mail : sojung@npit.co.kr

센텀시티역 2번 출구로 부터 약 750m

Homepage : http://www.npacademy.co.kr